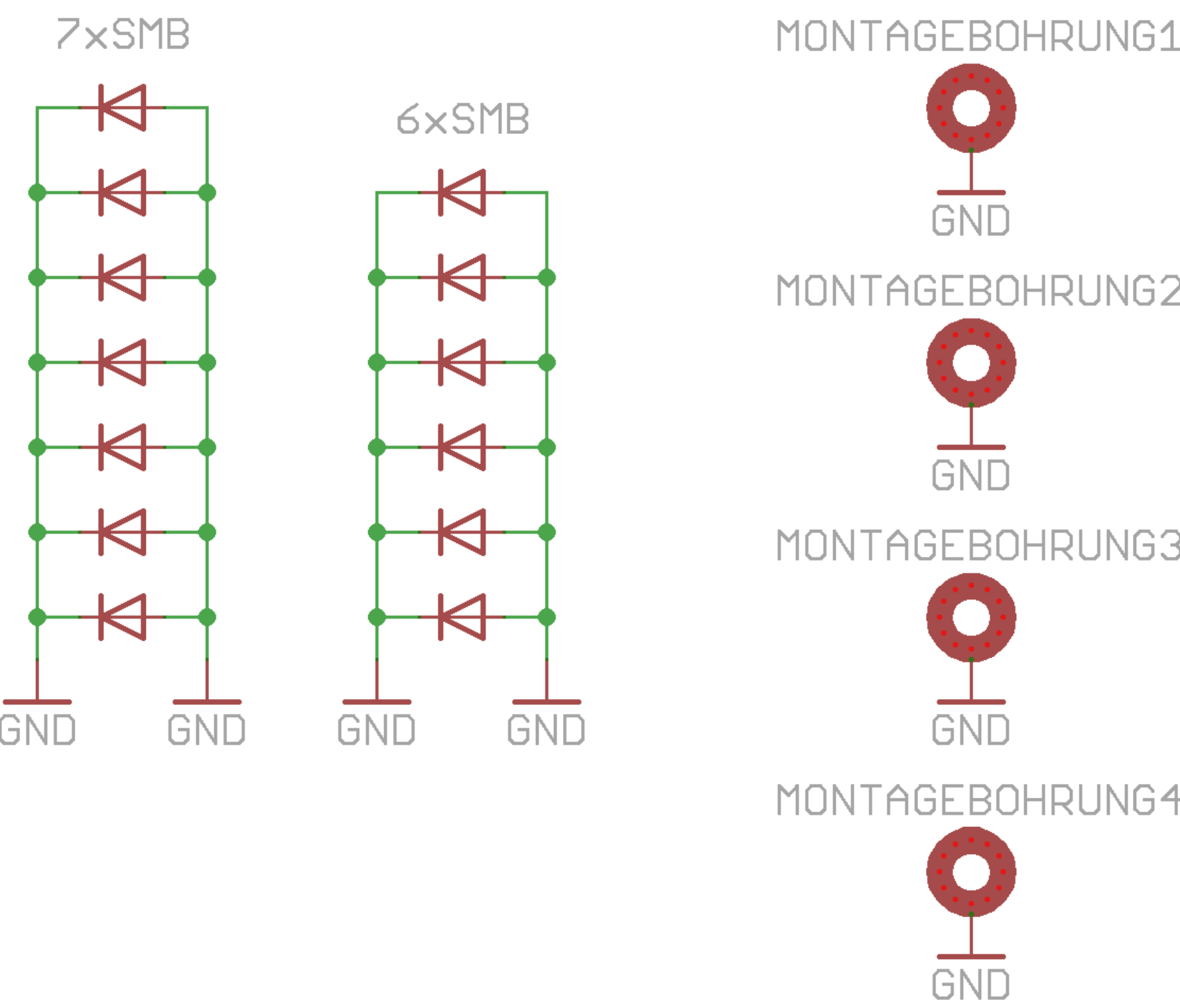
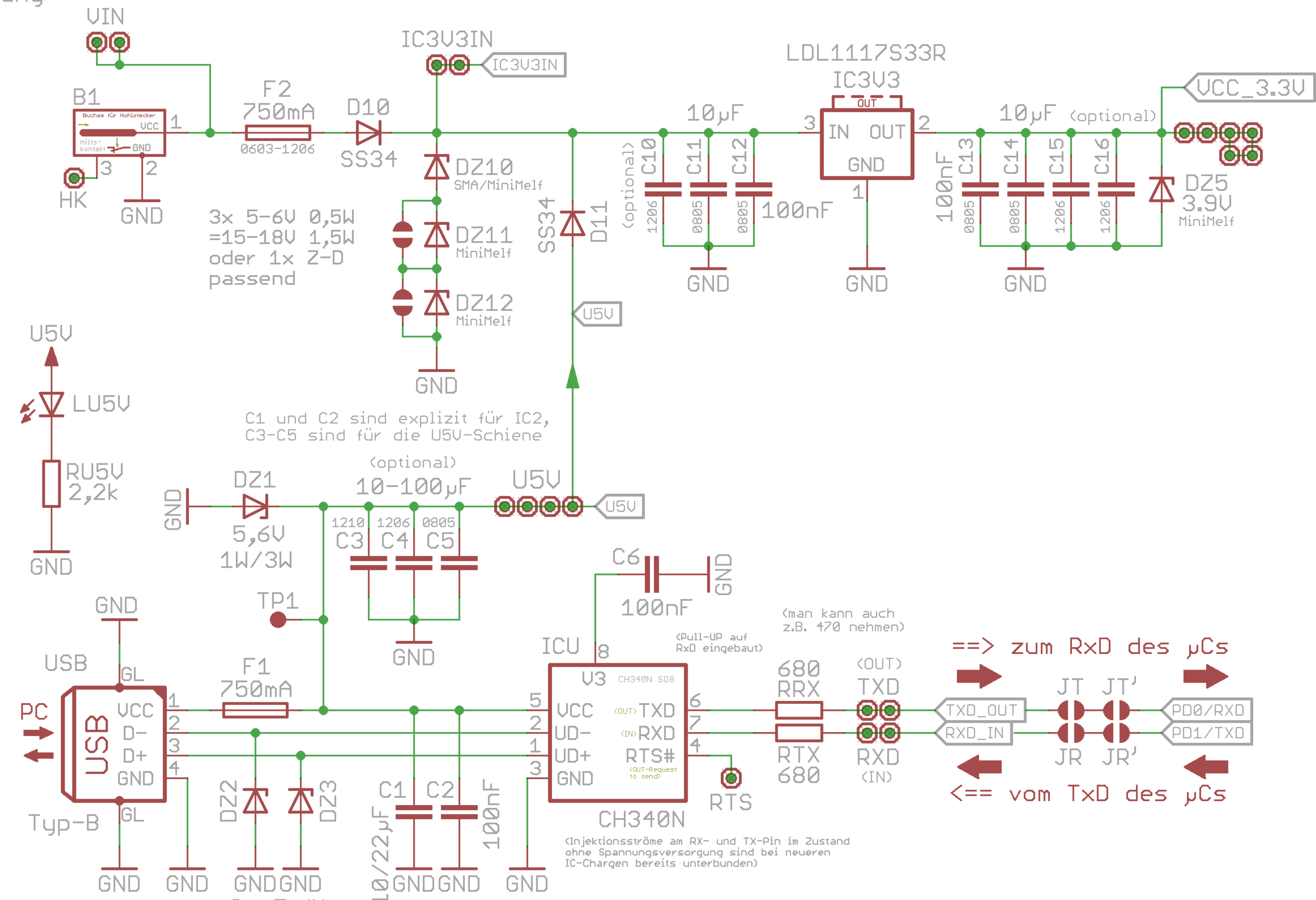


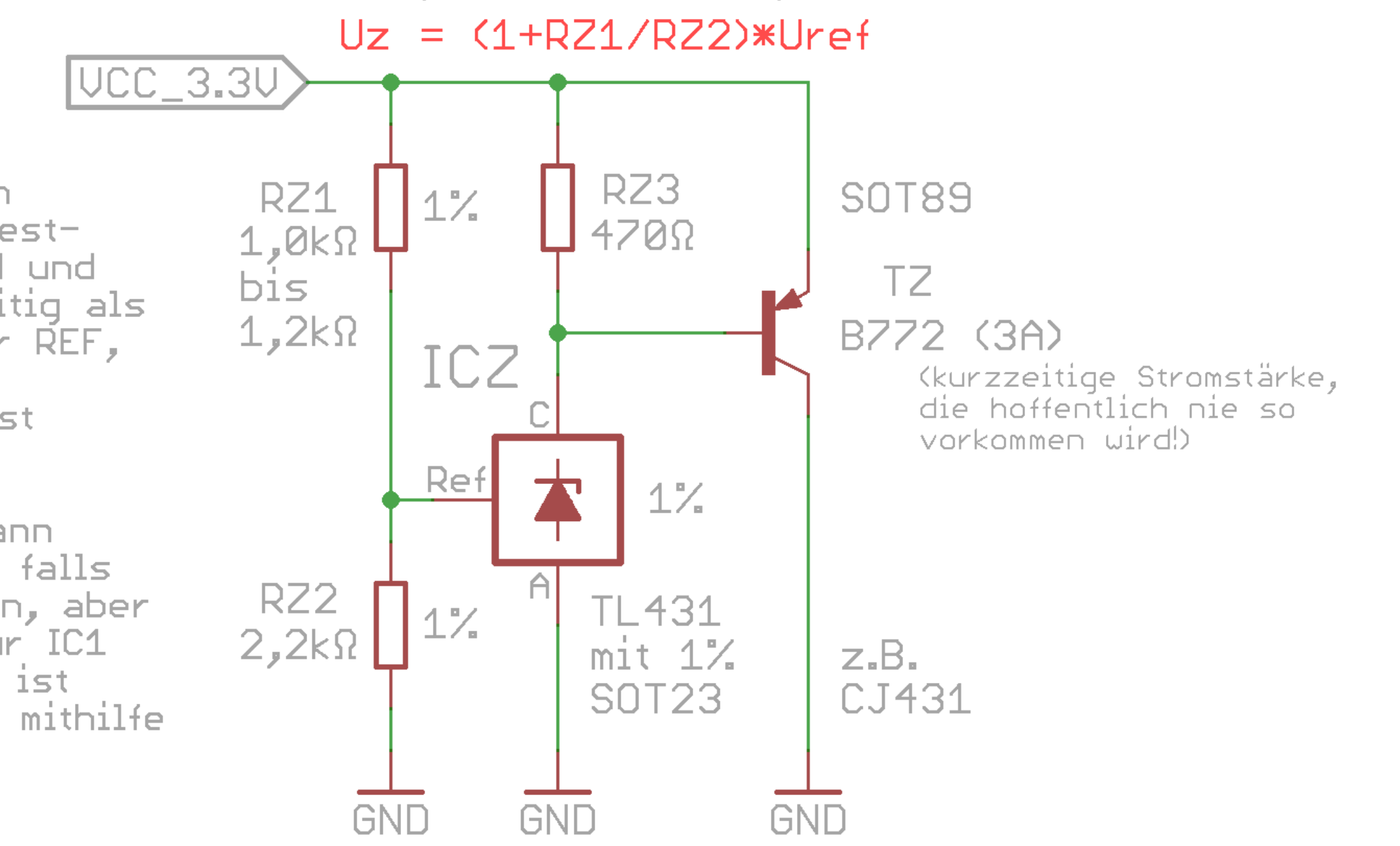
Die Dioden fungieren nur als Abstandshalter auf der Unterseite der Leiterplatte



Externe Spannungsversorgung



Präzise Leistungs_Z-Diode mit z.B. 3,85V für UCC=3,3V

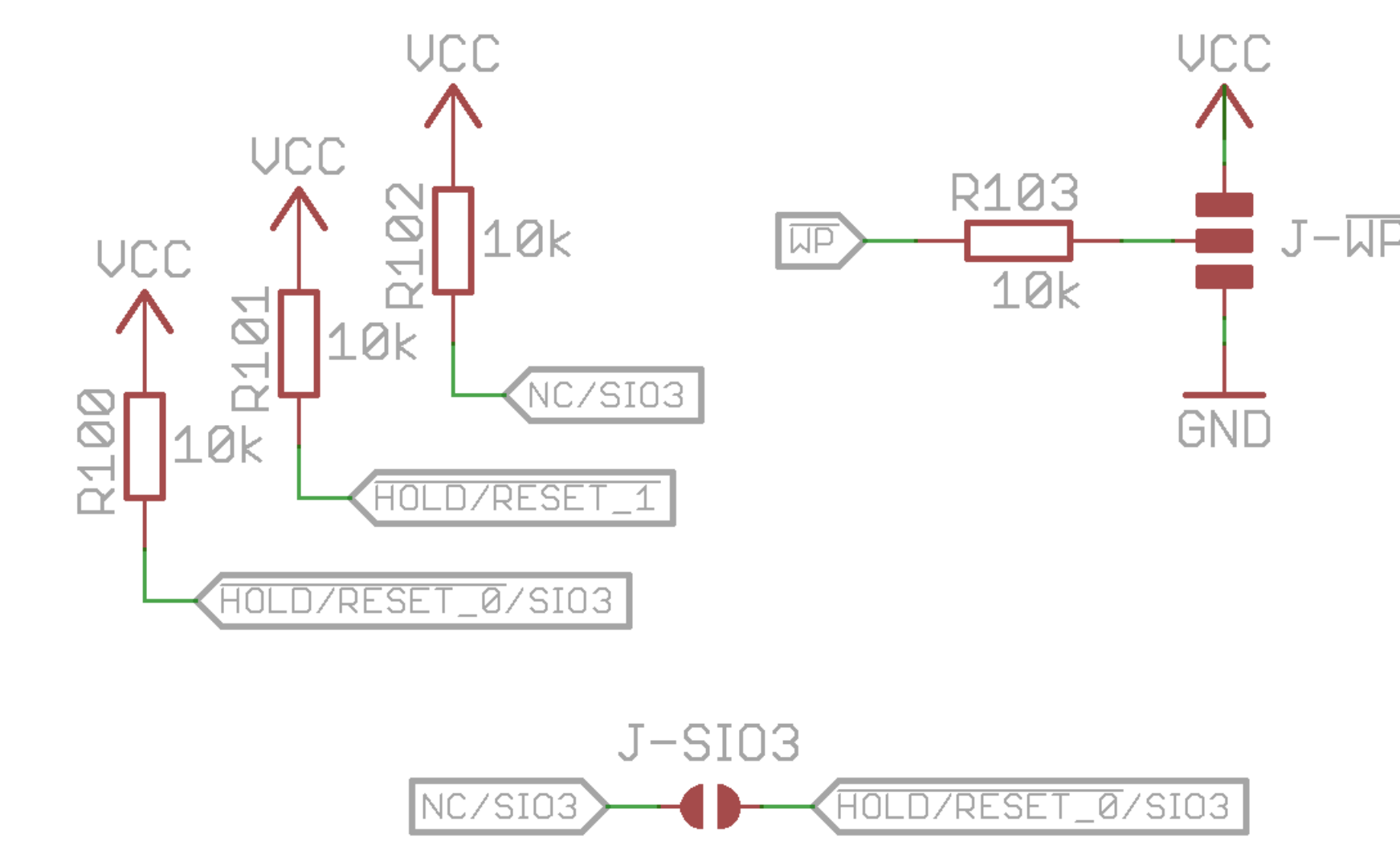


RZ1 und RZ2 bilden zusammen den Mindestlaststromwiderstand und fungieren gleichzeitig als Spannungsteiler für REF, z.B. mit 1,2k+2,2k (die 1%-Toleranz ist extrem wichtig)

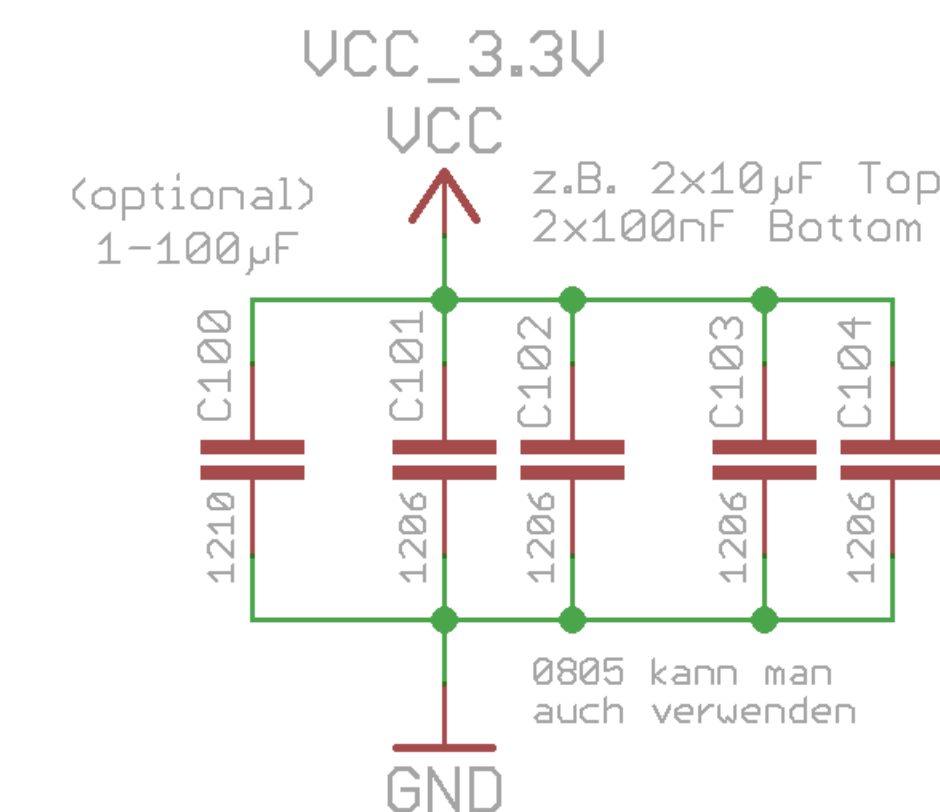
RZ2 entfällt und kann überbrückt werden, falls IC2 nicht vorhanden, aber eine Mindestlast für IC1 trotzdem notwendig ist (sie wird dann nur mithilfe von RZ1 gebildet)

Überspannungsschutz als Ersatz für Zener-Dioden unter 5,1V, da die Kennlinien dieser Dioden keinen scharfen Knickpunkt mehr aufweisen

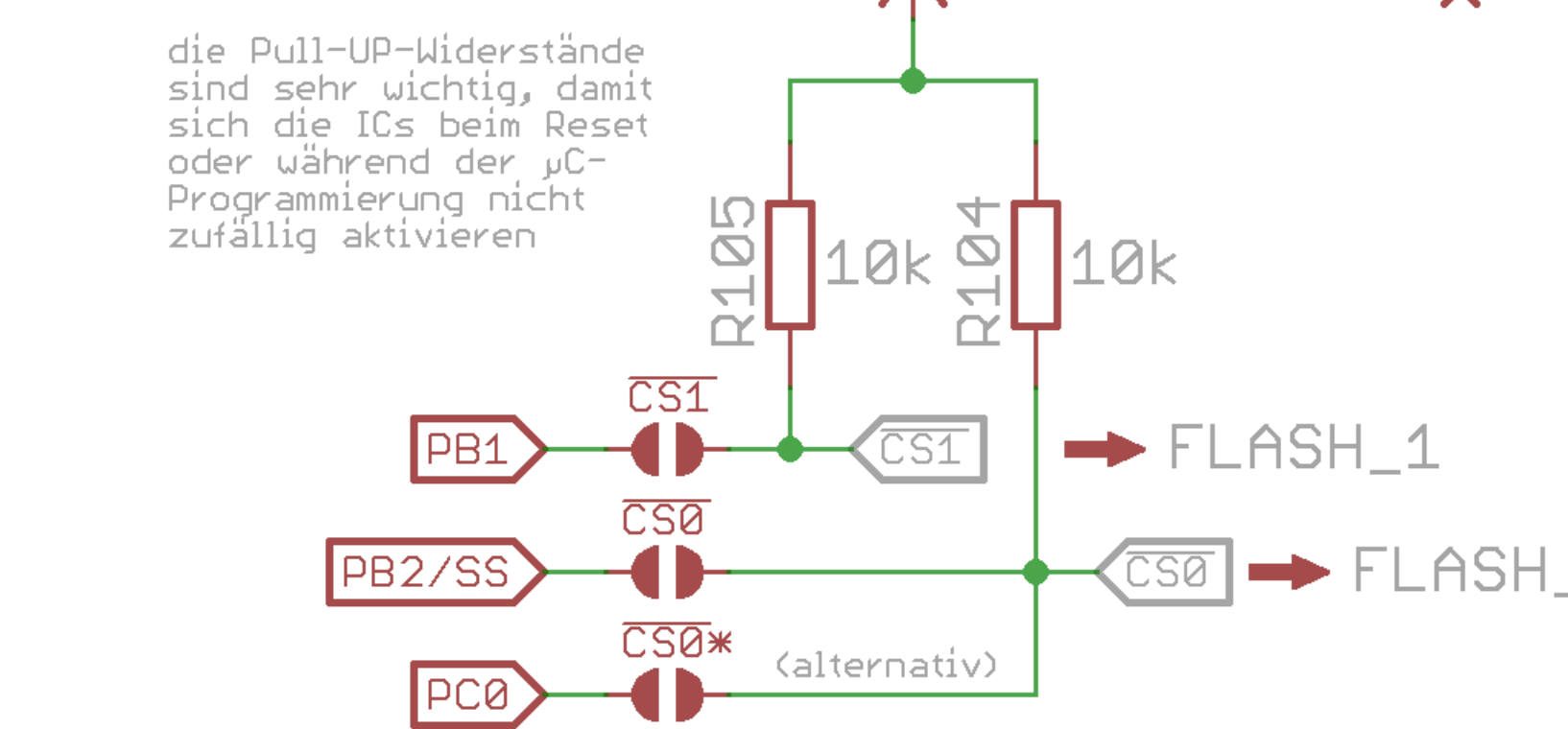
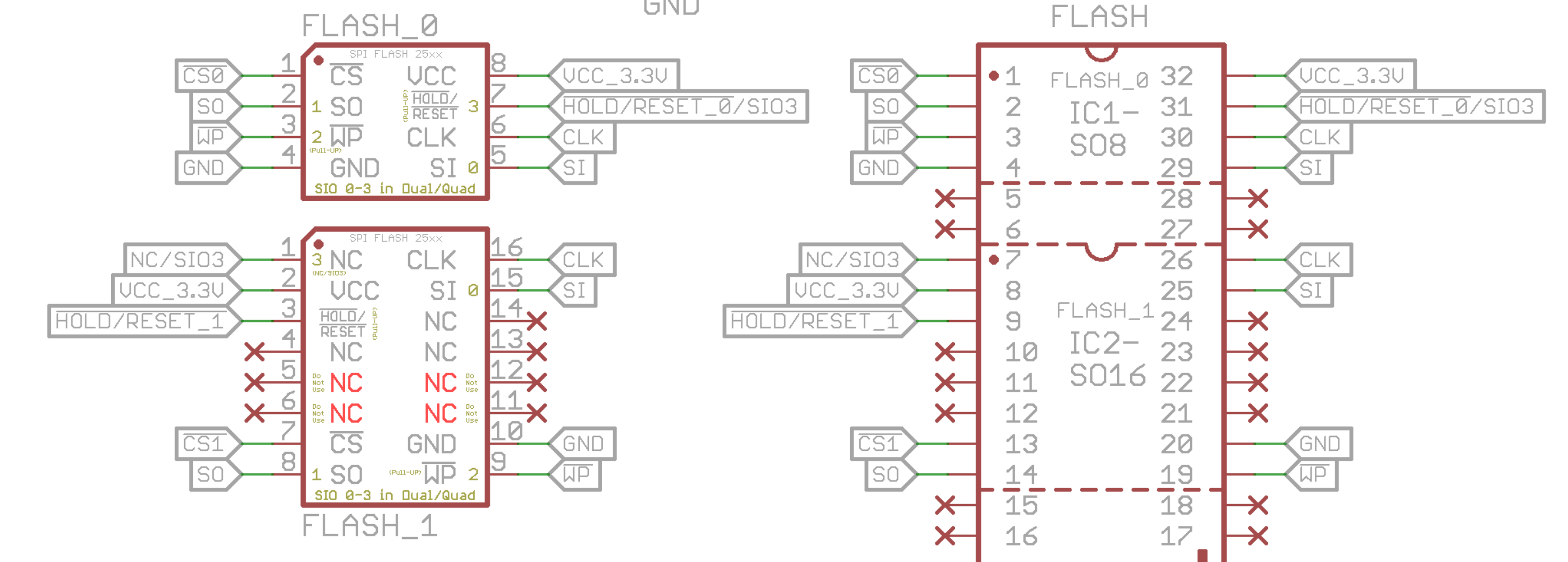
(die Pull-Ups können - je nach Bedarf - auch andere Werte haben oder auch komplett weggelassen werden, da bei manchen ICs bereits weiche Pull-Ups eingebaut sind, im Quadmodus werden sie aber abgeschaltet)



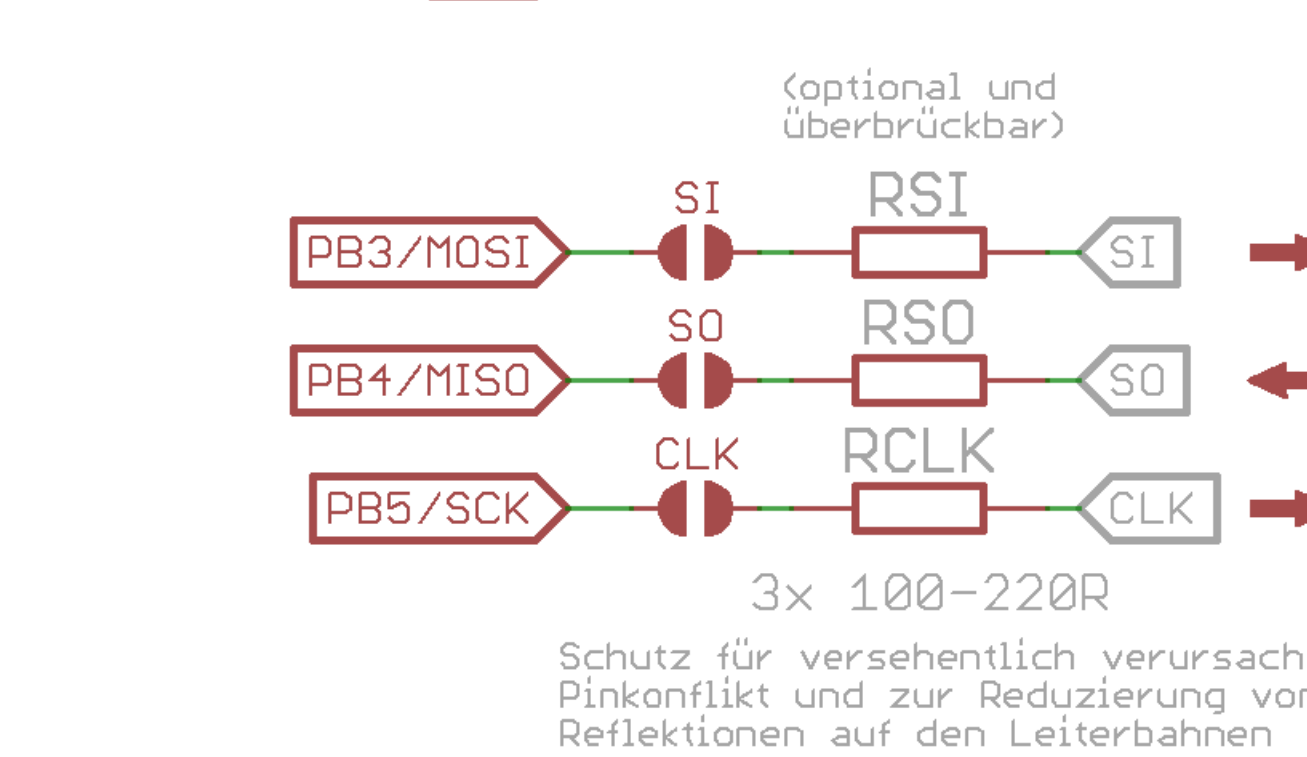
Mögliche Speicher sind Flash, SRAM, FRAM etc. in S08 150-208mil und S016 mit 300mils



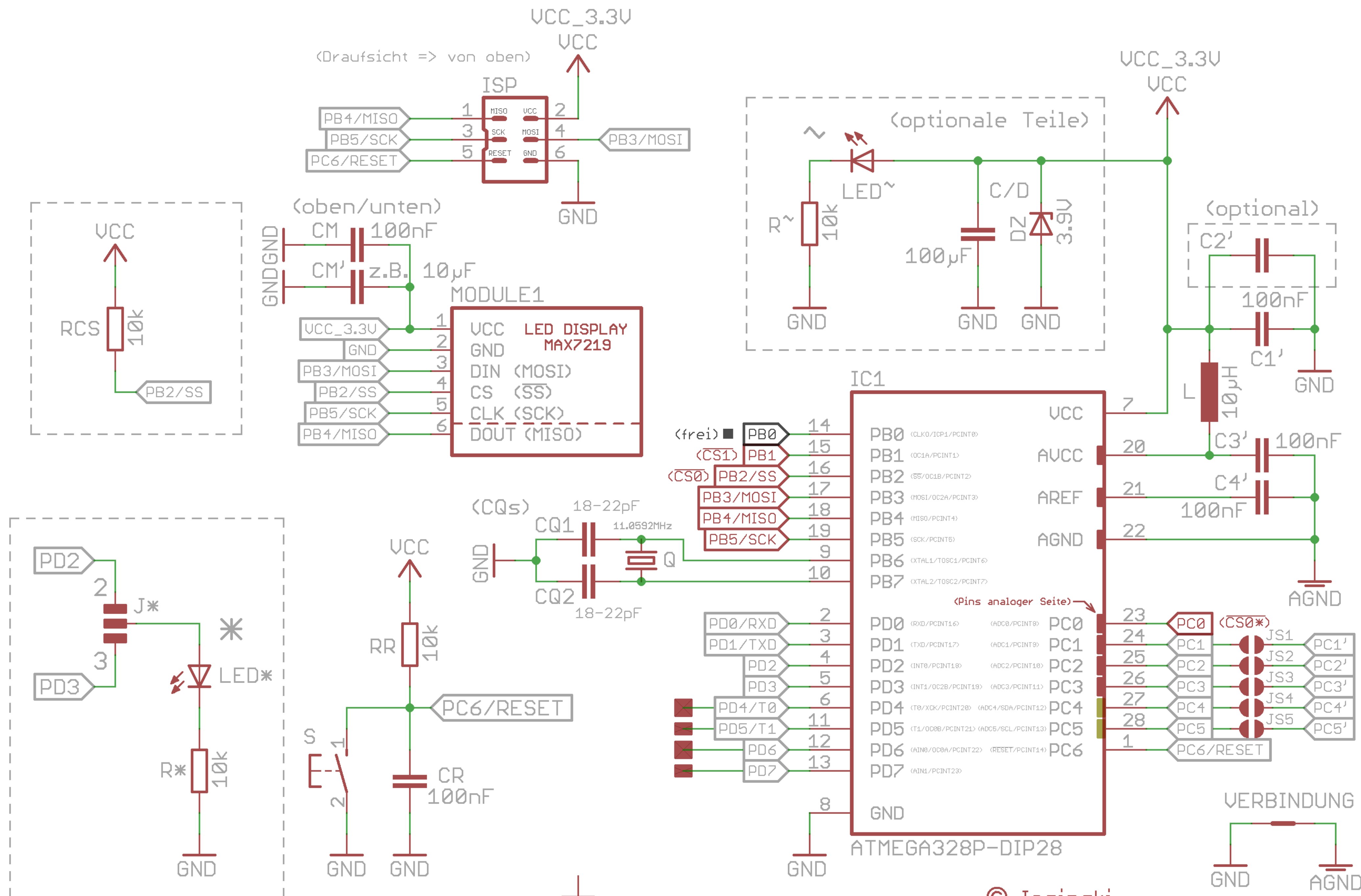
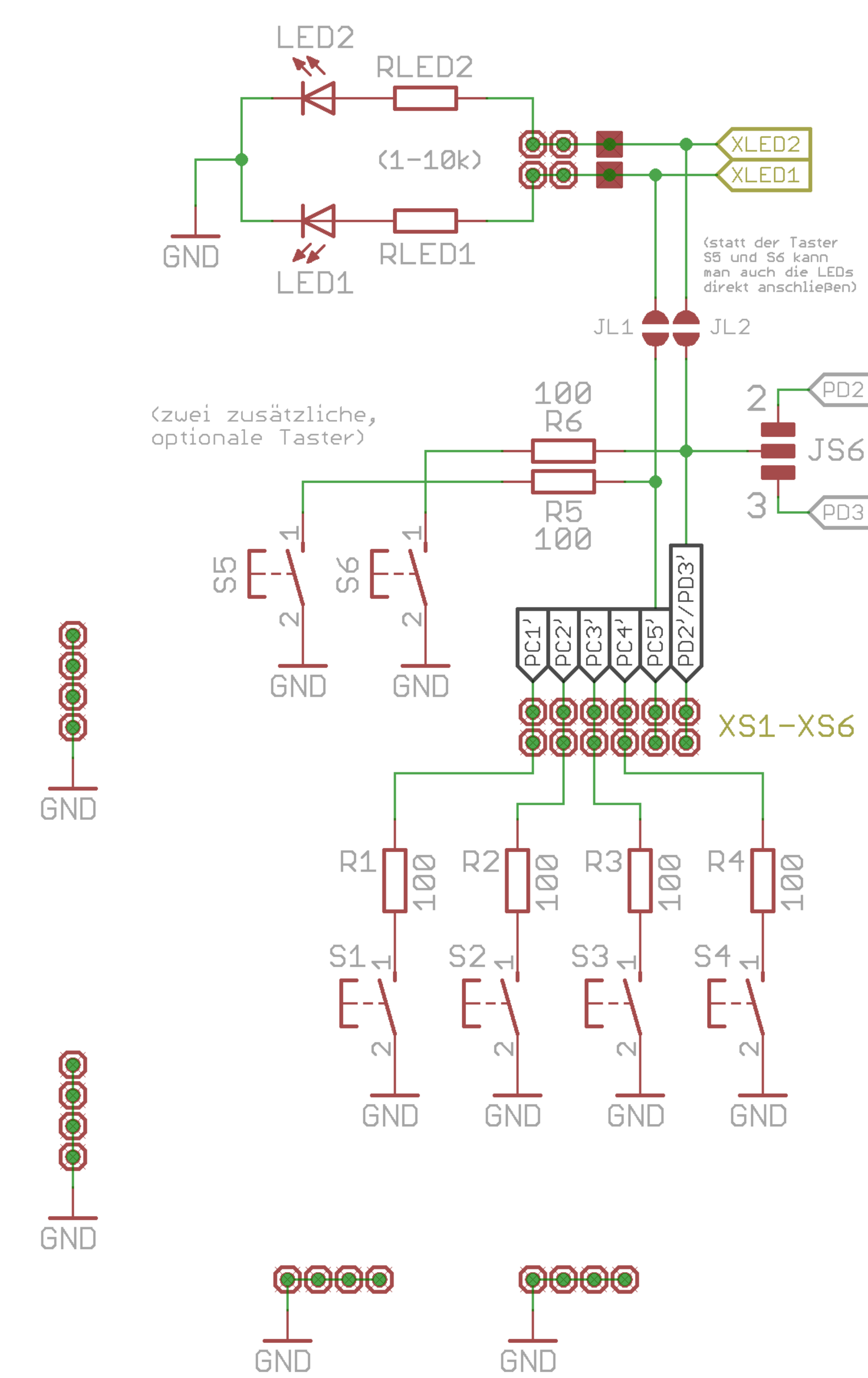
Primär für 28-Pin-Nullkraft-Sockel konzipiert, 32er können aber auch verwendet werden



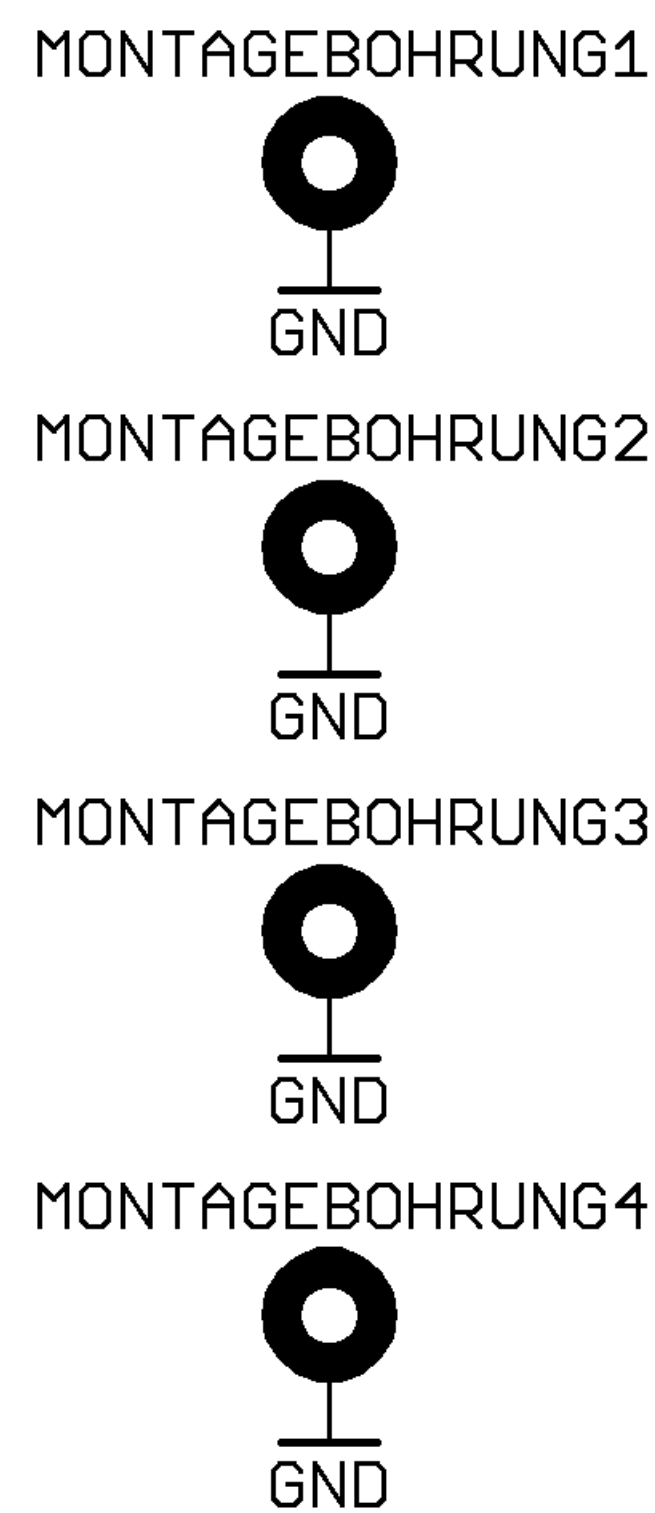
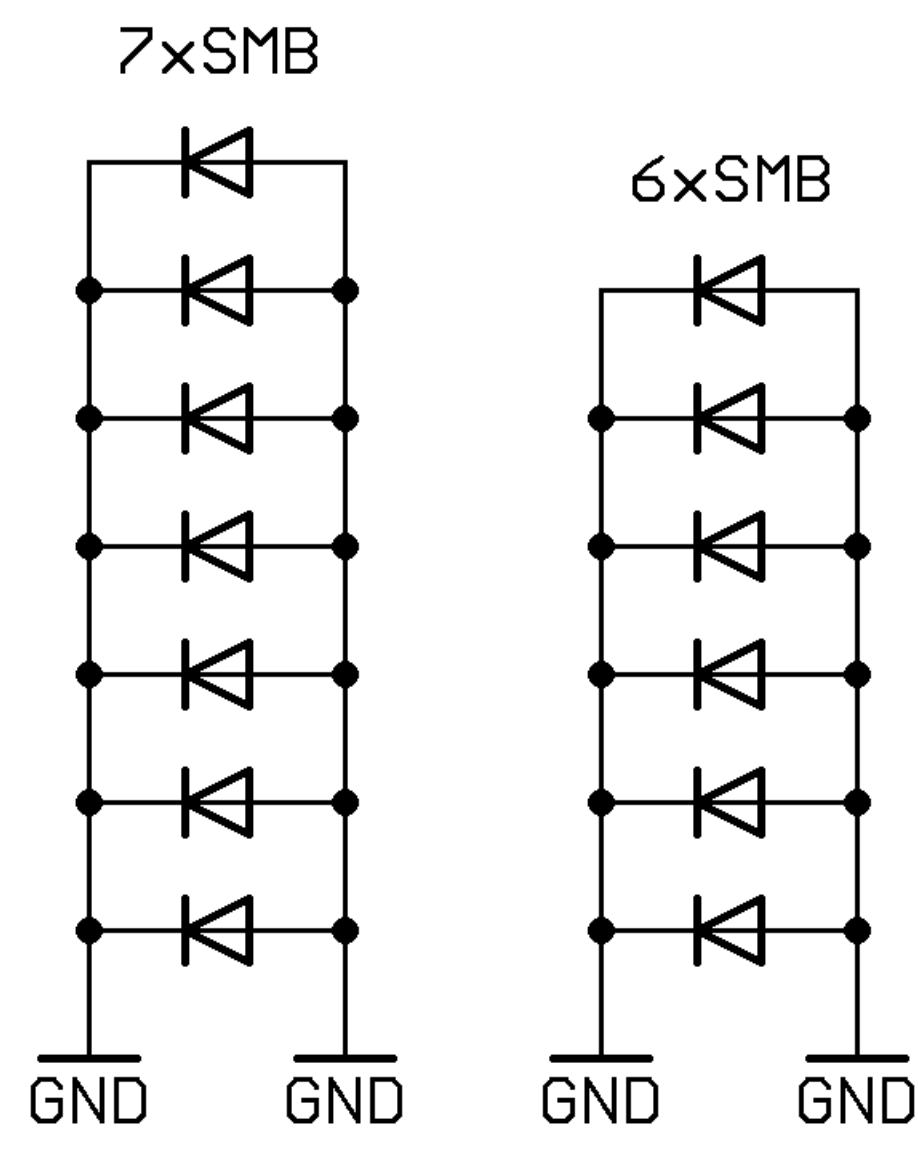
die Pull-UP-Widerstände sind sehr wichtig, damit sich die ICs beim Reset oder während der µC-Programmierung nicht zufällig aktivieren



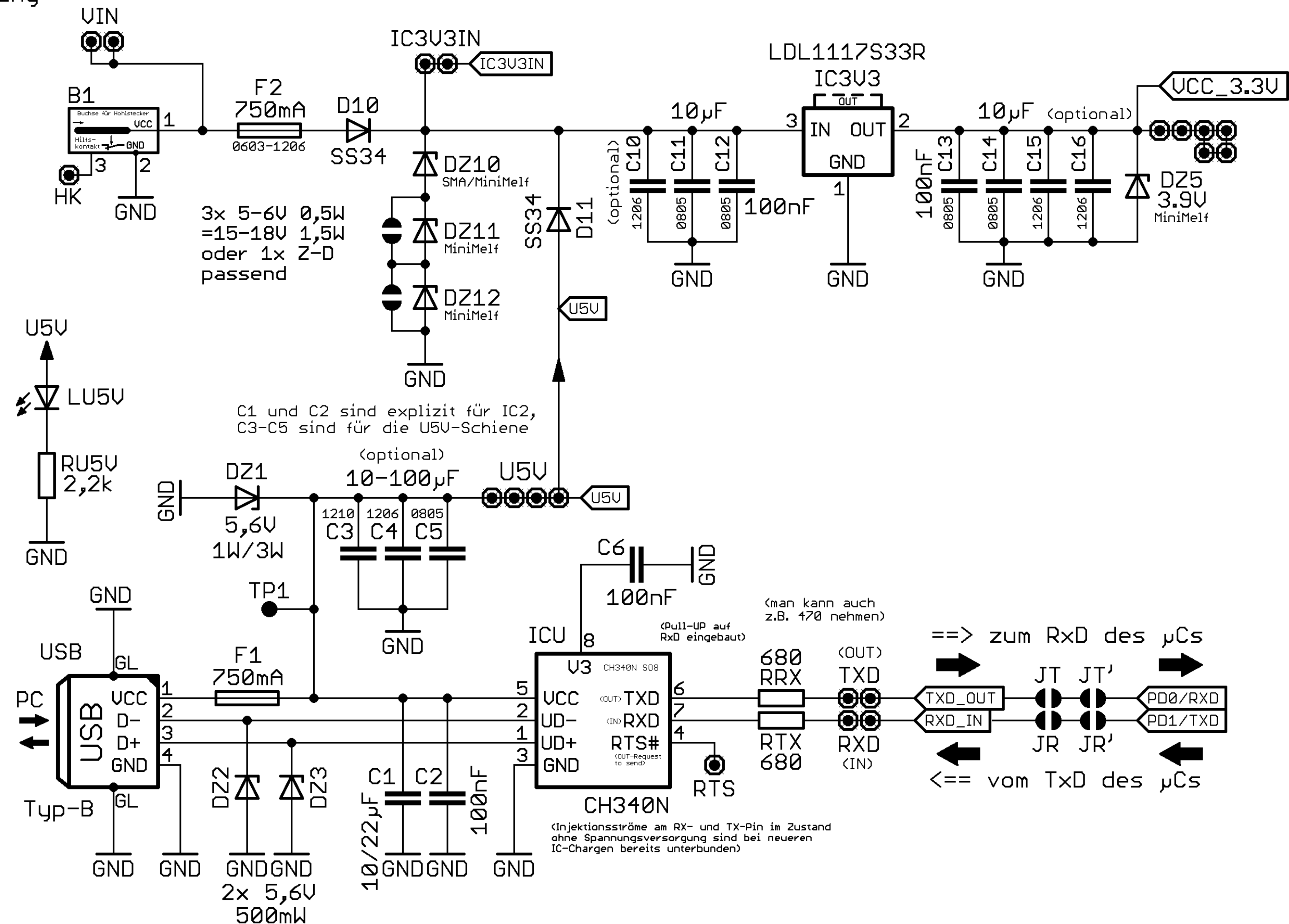
Schutz für versehentlich verursachten Pinconflict und zur Reduzierung von Reflektionen auf den Leiterbahnen



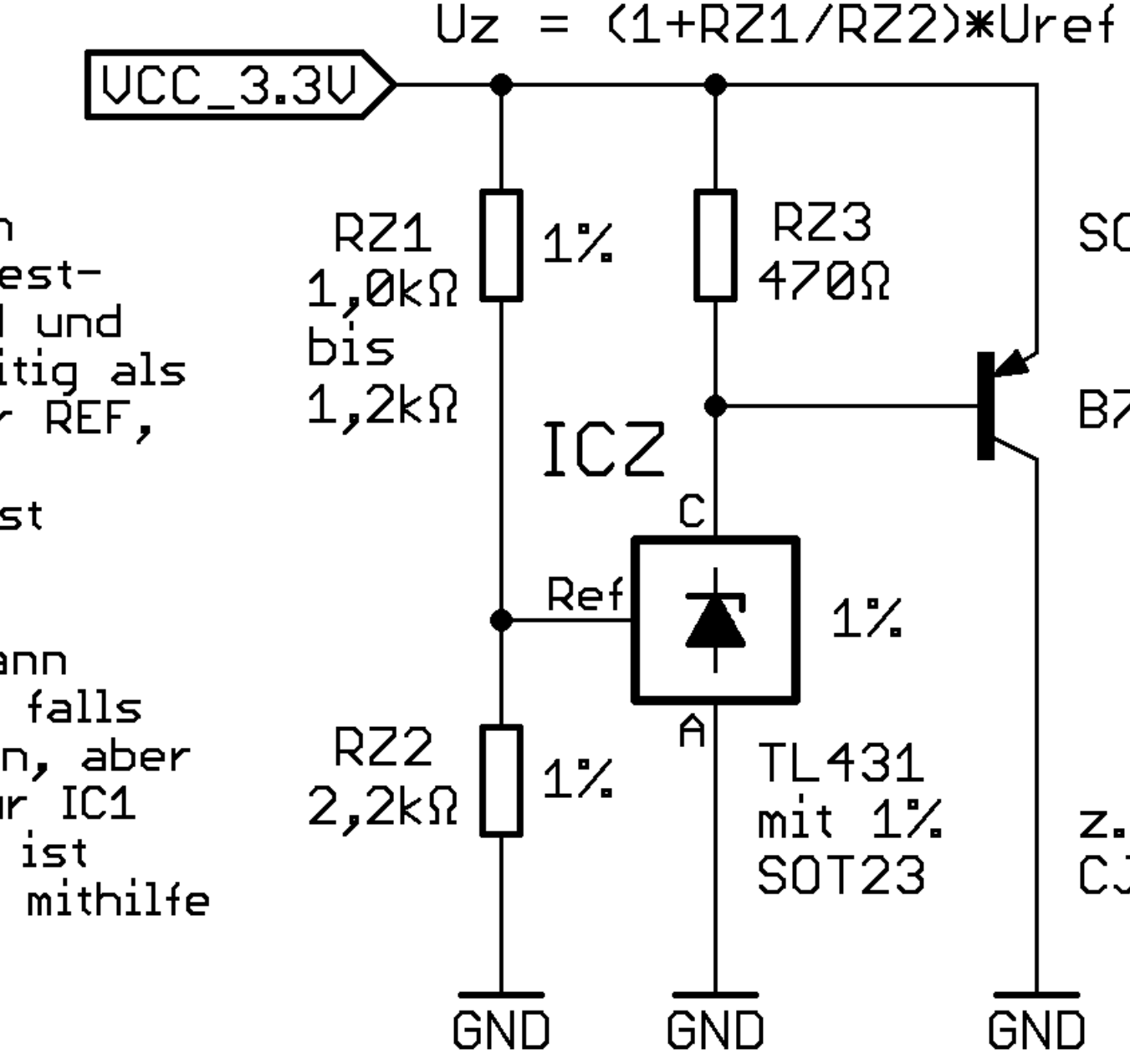
Die Dioden fungieren nur als Abstandshalter auf der Unterseite der Leiterplatte



Externe Spannungsversorgung



Präzise Leistungs_Z-Diode mit z.B. 3,85V für UCC=3,3V

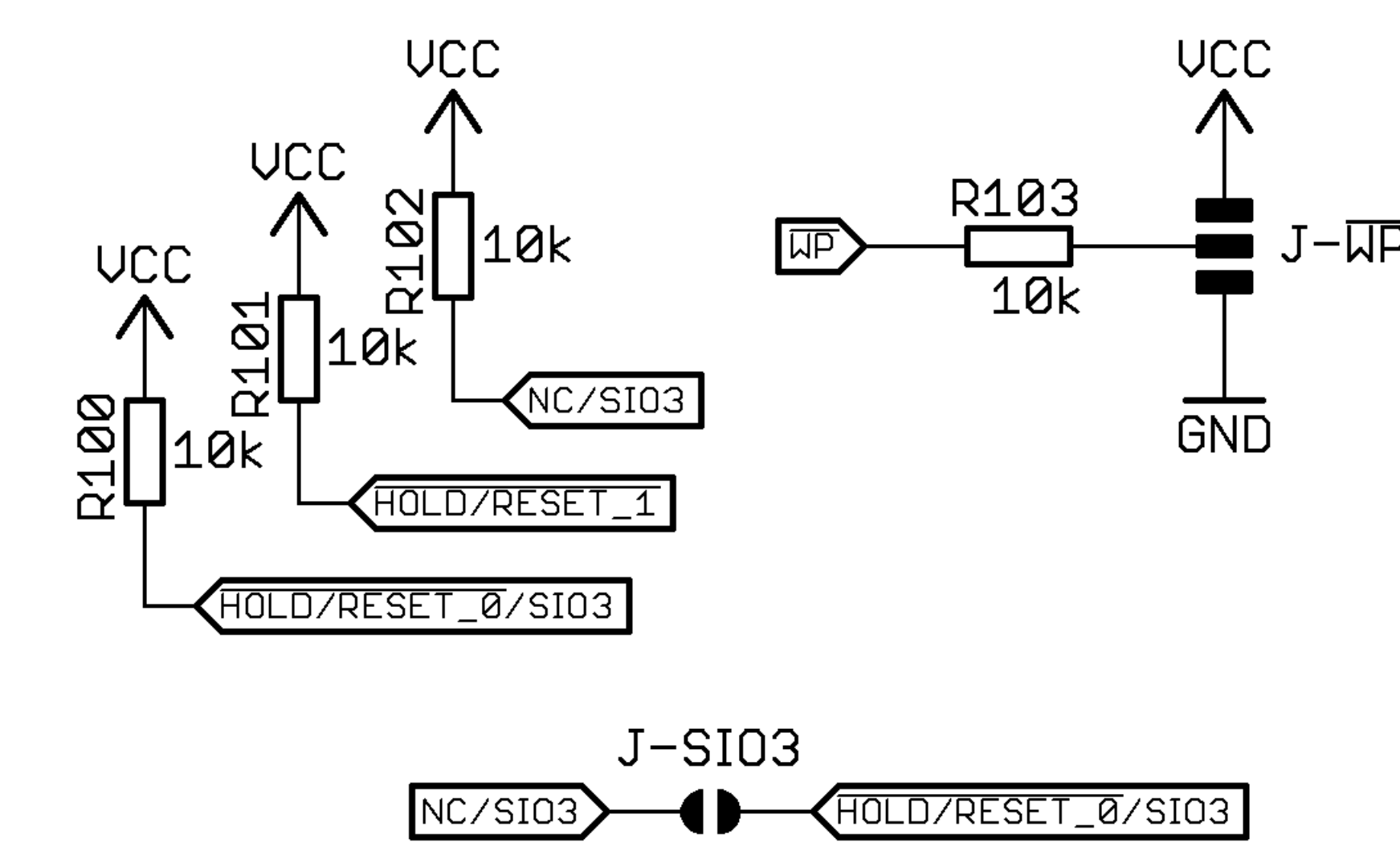


RZ1 und RZ2 bilden zusammen den Mindestlaststromwiderstand und fungieren gleichzeitig als Spannungsteiler für REF, z.B. mit 1,2k+2,2k (die 1%-Toleranz ist extrem wichtig)

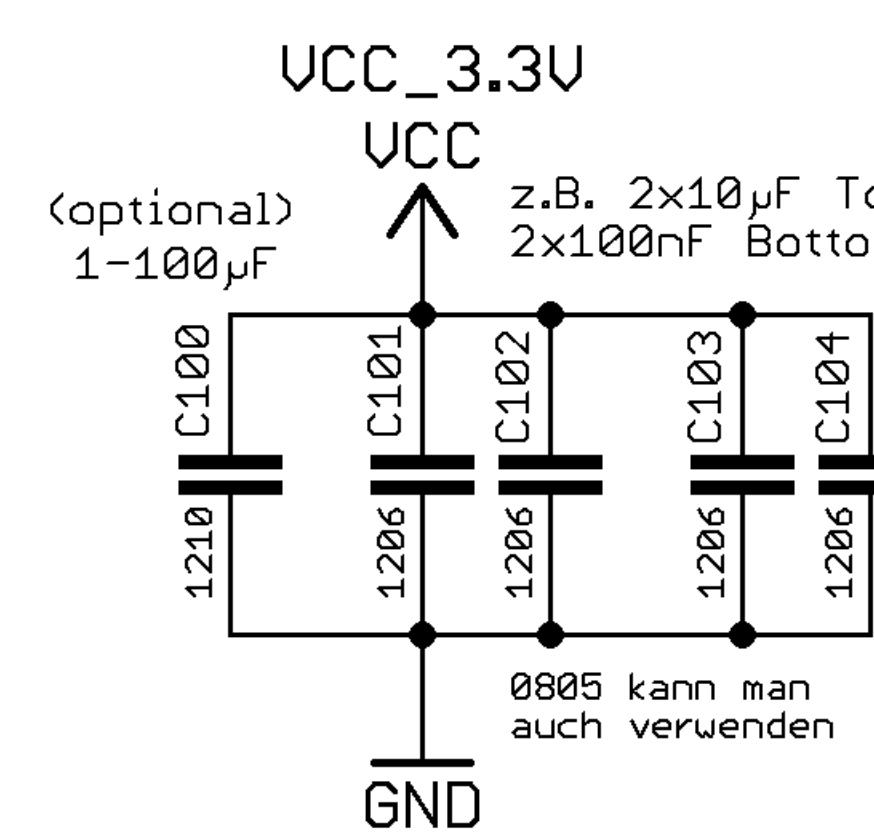
RZ2 entfällt und kann überbrückt werden, falls IC2 nicht vorhanden, aber eine Mindestlast für IC1 trotzdem notwendig ist (sie wird dann nur mithilfe von RZ1 gebildet)

Überspannungsschutz als Ersatz für Zener-Dioden unter 5,1V, da die Kennlinien dieser Dioden keinen scharfen Knickpunkt mehr aufweisen

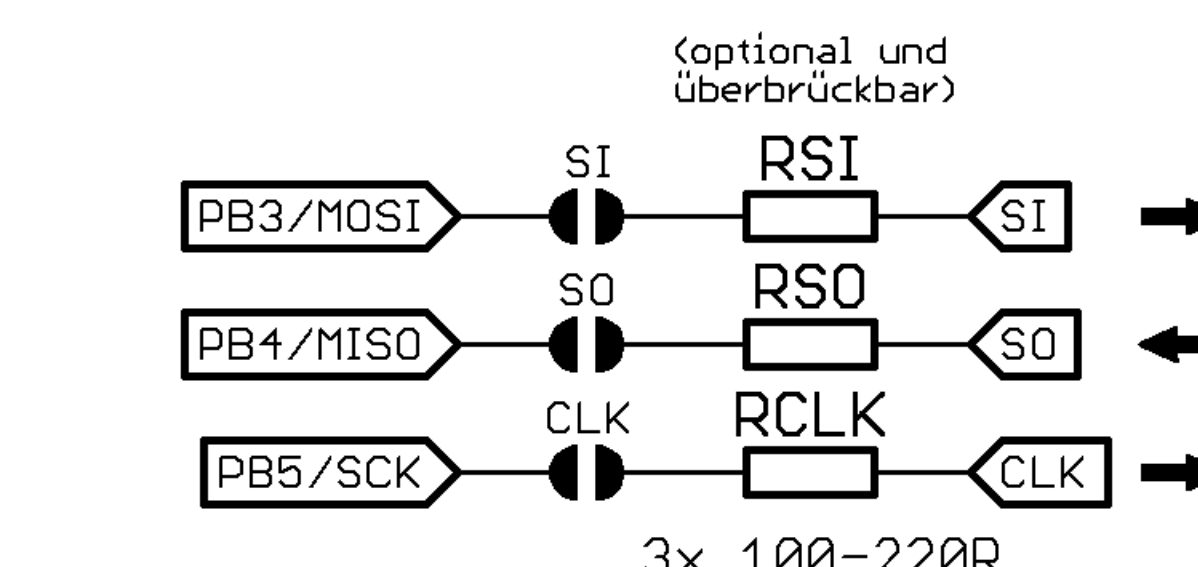
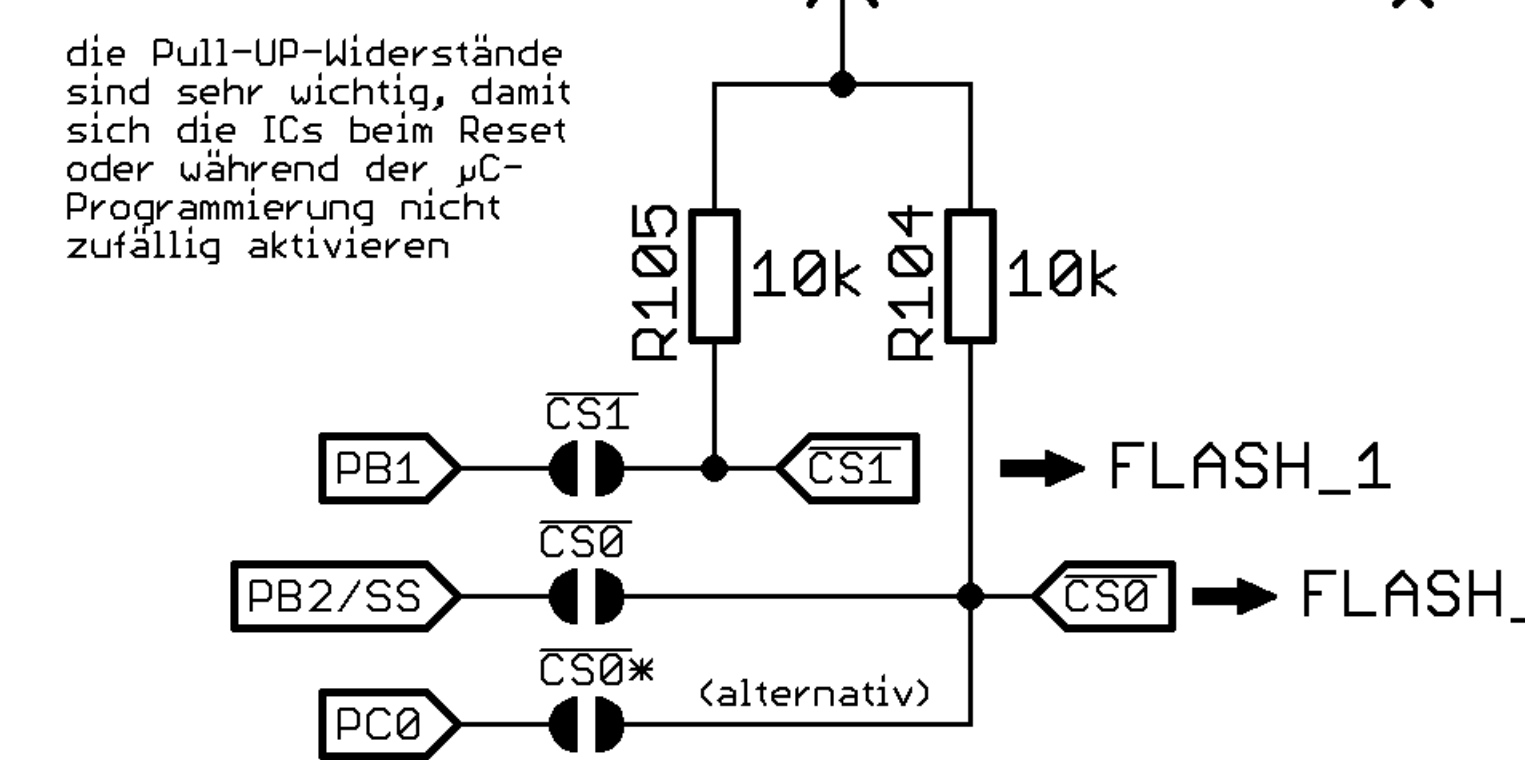
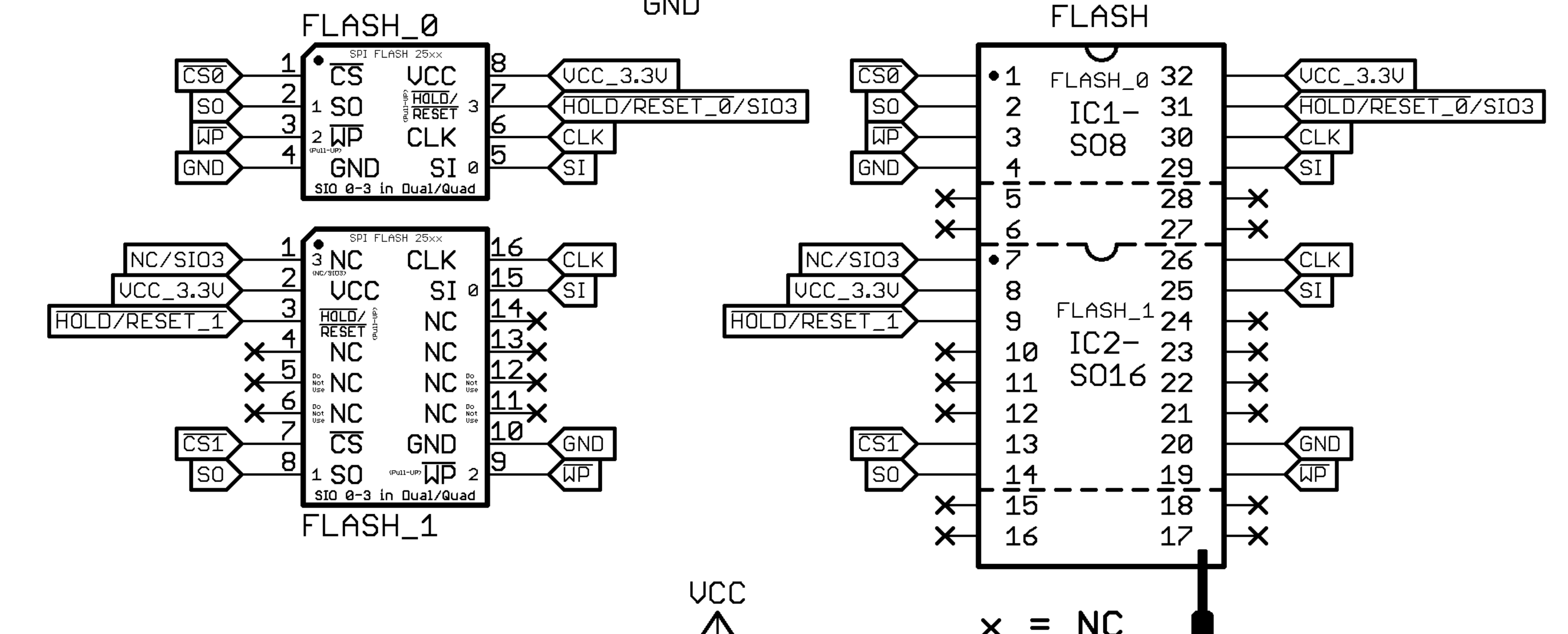
(die Pull-Ups können - je nach Bedarf - auch andere Werte haben oder auch komplett weggelassen werden, da bei manchen ICs bereits weiche Pull-Ups eingebaut sind, im Quadmodus werden sie aber abgeschaltet)



Mögliche Speicher sind Flash, SRAM, FRAM etc. in S08 150-208mil und S016 mit 300mils



Primär für 28-Pin-Nullkraft-Sockel konzipiert, 32er können aber auch verwendet werden



Schutz für versehentlich verursachten Pinokflikt und zur Reduzierung von Reflexionen auf den Leiterbahnen

